

西田 朋世 殿

FET 1個とLC3個とR1個で構成される
発振回路トポロジの全探索

あなたは 2009 年ソサイエテイ大会に
おいて標記のエレクトロニクス分野に
関する優秀な発表を行いましたので
ここに本ソサイエテイ選奨規程により
エレクトロニクスソサイエテイ学生奨
励賞として表彰盾および賞金を贈呈し
表彰いたします

平成 22 年 3 月 17 日

社団法人 電子情報通信学会
エレクトロニクスソサイエテイ
会長 益 一 哉

